



INSTITUTE VLATACOM

Otvorena pozicija 1: FPGA inženjer (engl. FPGA Engineer)

Lokacija: Beograd

Oblast rada:

- Razvoj uređaja za obradu signala
- Razvoj uređaja iz oblasti kriptografije

Traženi profil kandidata:

- Diplomirani inženjer elektrotehnike, master elektrotehnike ili više
- Relevantno znanje iz digitalne elektronike
- Poznavanje FPGA i CPLD tehnologije
- Poznavanje VHDL ili Verilog jezika
- Sposobnost korišćenja engleskog jezika kao zvaničnog

Dodatne prednosti tokom selekcije kandidata:

- Radno iskustvo u relevantnoj oblasti
- Iskustvo u radu sa MicroBlaze i IP core-ovima
- Poznavanje programskog jezika C /C++
- Poznavanje Linux operativnog sistema
- Poznavanje alata za projektovanje elektronskih sklopova Altium Designer
- Poznavanje analogne elektronike

Napomene:

- Uz CV priložiti: motivaciono pismo i listu položenih predmeta sa ocenama
- Poželjni smerovi su **elektronika i telekomunikacije**, a mogu se prijaviti i kandidati sa **drugih smerova** ukoliko poseduju navedena znanja i veštine
- Institut Vlatacom omogućava finansiranje doktorskih studija i kontinualno stručno usavršanje iz oblasti rada
- Prijave za posao slati do 31.01.2018. na e-mail: konkurs-18010901@vlatacom.com, sa naznakom pozicije