



Telecommunications & Embedded Systems Operations

TESO d.o.o je preduzeće orjentisano na implementaciju naprednih tehnologija u oblasti razvoja hardveskih i softverskih rešenja za obradu signala i slike. Naša ekspertiza se ogleda u izradi kompletnih, inovativnih rešenja i proizvoda u oblastima telekomunikacija, potrošačke elektronike i kontrolnih sistema.

Tražimo nove ljude za naš tim na poziciji:

Inženjer elektronike - praktikant

Kvalifikovani kandidati su studenti završnih godina ili diplomci tehničkih nauka. Trebalo bi da imaju osnovno poznavanje razvoja hardvera, osnovno poznavanje nekog od jezika za opis hardvera (VHDL ili Verilog), poznavanje rada FPGA čipova i mikrokontrolera. Praktikanti će biti uključeni u rad na izuzetno zanimljivim i perspektivnim projektima uglavnom u oblasti razvoja hardvera, FPGA obrade signala i slike. Plaćena praksa će se odvijati u periodu od **3 do 6** meseci. Nakon isteka prakse postoji mogućnost za dalje zaposlenje.

Praktikantima nudimo:

- Iskusne članove tima uvek dostupne za pomoć i pitanja.
- Opuštenu ali radnu atmosferu.
- Klizno radno vreme i mogućnost prilagođavanja obavezama studenata.
- Zaposlenje, razvoj karijere i dodatno usavršavanje.

Naši zahtevi:

- Poznavanje VHDL-a ili Veriloga.
- Poznavanje digitalne elektronike.
- Poznavanje rada mikrokontrolera i FPGA.
- Poželjno osnovno znanje Digitalne obrade signala i slike.
- Poželjno znanje rada na Linux operativnom sistemu.
- Poželjno poznavanje nekog objektno orjentisanog jezika (C++, Java ...)
- Želja i incjativa za stalnim učenjem novih tehnologija.
- Poznavanje engleskog jezika.

Kako se prijaviti:

Svi zainteresovani aplikanti mogu da pošalju CV elektronskim putem sa naznakom "Praksa" na nasu adresu office@teso.rs i navedite projekte koje ste radili u toku studija ili samostalno. Na razgovor će biti pozvani kandidati koji su ušli u uži izbor.